

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 01109711 A

(43) Date of publication of application: 26.04.89

(51) Int. CI

H01G 4/38 H01G 4/12 H01G 9/08

(21) Application number: 62266593

(22) Date of filing: 23.10.87

(71) Applicant:

MATSUSHITA ELECTRIC IND CO

LTD

(72) Inventor:

**IRIKURA ISAO** 

## (54) COMPOSITE CHIP-TYPE SOLID ELECTROLYTIC **CAPACITOR**

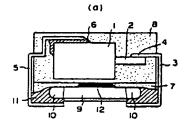
(57) Abstract:

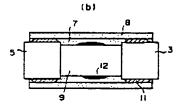
PURPOSE: To obtain a composite chip-type ceramic capacitor at a low cost with good productivity, by covering a solid electrolytic capacitor with a sheathing resin with leads from its anode and cathode metallic terminals being exposed, disposing and fixing a chip-type ceramic capacitor within a groove provided on the bottom of the resin and connecting the leads to terminals of the capacitor.

CONSTITUTION: An anode lead 2 of a tantalum capacitor element 1 is welded to an anode metallic plate terminal 3 at its welding section and a cathode metallic plate terminal 5 is bonded to a cathode layer by means of a conductive adhesive or solder 6. Sheathing resin 8 raving a groove 7 on the bottom thereof is formed such that the terminals 3, 5 are led out from the opposite side faces. A chip-type ceramic capacitor 9 is arranged in the groove 7 and the terminals 3, 5 are bent downwards so as to make approximately a right angle and to extend along the opposite side faces. The terminals 3, 5 are further bent inwards so as to wrap the capacitor and are connected to terminals 10 of the capacitor 9 by means of a conductive adhesive 11. In

this manner, a composite chip-type capacitor can be produced at a low cost with good productivity.

COPYRIGHT: (C)1989,JPO&Japio





## の日本国特許庁(JP)

① 特許出願公開

# ⑫公開特許公報(A)

平1-109711

@Int\_Cl.4

識別記号

庁内整理番号

43公開 平成1年(1989)4月26日

H 01 G

4/38 4/12 9/08 7048-5E 7924-5E Z-7924-5E

発明の数 1 (全4頁) 未請求 審査請求

図発明の名称

複合チップ状固体電解コンデンサ

頤 昭62-266593 创特

頭 昭62(1987)10月23日 23出

②発 明 者

蔵 入

恒司

大阪府門真市大字門真1006番地 松下電器產業株式会社内

の出 頣 人 松下電器産業株式会社

大阪府門真市大字門真1006番地

弁理士 星野 多代 理

外1名

明

## 1. 発明の名称

複合チップ状固体電解コンデンサ

#### 2. 特許請求の範囲

周体電解コンデンサの陽極金属端子と陰極金属 **端子の各引出線がそれぞれ外に露出する如く外装** 樹脂で前記固体電解コンデンサを被覆し、前記被 双の底部下面に溝を設け、前記簿中にチップ状セ ラミックコンデンサを収容固定し、前記各引出線 を前記被覆の面に沿って折り曲げて前記チップ状 セラミックコンデンサの両極端子を接続したこと を特徴とする複合チップ状固体健解コンデンサ。

## 3. 発明の詳細な説明

(産業上の利用分野)

本発明は、一般電子回路に用いられる複合チッ プ状固体電解コンデンサに関するものである。

(従来の技術)

従来、これらの複合チップ状固体電解コンデン サは、第3図(a)および(b)に示すように、チッ

プ状セラミックコンデンサ21の上に固体電解コン デンサ素子22を殺せて、陽極溥出線23およびコン デンサ紫子陰極部をセラミックコンデンサの電極 端子部24。25に導電性接着剤26で接続したのち、 外装樹脂27で固体電解コンデンサ全体をコーティ ングまたはカバーしたものであった。

(参考文献: 実公昭60-18841号, 実公昭60-18842 号, 実開昭61-66928号)

(発明が解決しようとする問題点)

上記従来の構成においては、外装樹脂は液状の 樹脂を用いなければ寸法精度が得られず、被状樹 脂を用いるとセラミックコンデンサから樹脂が流 れ移ちやすく、作業が非常に困難となる。また、 外装樹脂をトランスファーモールド方式により行 うことも可能であるが、電極端子部に樹脂を付着 させないようにすることは非常に難しいなどの欠 点があった。さらに、チップ状セラミックコンデ ンサの電極端子部には、一般にセラミックの表面 にパラジウムまたは銀を焼付け、またはメッキな どを施し、その上にNiメッキ層を形成し、さらに

その上に半田メッキ暦を形成して電極端子を形成 する方法がとられていた。

固体電解コンデンサをメッキ層電極端子の上に 裁せた構造は、比較的高さの高い複合チップコン デンサの端子として活用されると、電極端子がメ ッキ層であるため、機械的に強度が弱い欠点があ った。

本発明の目的は、従来の欠点を解消し、チップ 状セラミックコンデンサと固体電解コンデンサを 並列に接続し、生産性よく安価に製造することの できる、小型で鵜子強度の高い複合チップ状固体 電解コンデンサを提供することである。

#### (問題点を解決するための手段)

本発明の複合チップ状固体電解コンデンサは、固体電解コンデンサの関極金属端子と陰極金属端子の各引出線がそれぞれ外に露出する如く外装樹脂で前記固体電解コンデンサを被覆し、前記被覆の底部下面に滞を設け、前記海中にチップ状セラミックコンデンサを収容固定し、前記各引出線を前記被覆の面に沿って折り曲げて前記チップ状セ

面に得 7 を.設けた外装樹脂 8 を形成し、 薄 7 にチップ状セラミックコンデンサ 9 を配置し、 両端に 3 、 5 が両端側面に沿って下方向にほぼ直角に がり 曲げ、 さらに、底面でチップ状セラミックコンデンサ 9 を包むように内側に折り曲げ、 これらと チップ状セラミックコンデンサ 9 とは絶縁性接着 別12で接着する。

次に、具体的な実施例を示す。

直径0.3mmのタンタル線を具備した0.9 t ×1.6 w × 2.0 l の、タンタル金属粉末からなる多孔質 焼結体を用意し、これに一般的な方法で誘電体酸 化皮膜を形成させ、さらにその上に二酸化マンガン電解質圏およびカーボン圏陰極層を形成させ、16 V , 4.7 μ F の固体電解コンデンサ森子 1 を作る。続いて、第 2 図の製造工程図(a)に示すように、予め用意した厚さ0.1 mm , 幅1.8 mm のニッケル板陽極端子,陰極端子に、先に作った固体電解コンデンサ森子 1 を接続する。すなわち、隔極潮出線 2

ラミックコンデンサの両極端子を接続するもので ある。

#### (作用)

本発明によれば、外装樹脂本体の底部に溝を設けることにより、チップ状セラミックコンデンサを定位頃に容易に配便、固定することができ、また、金属板蝎子とチップ状セラミックコンデンサの電極蝎子部とが近接するように折曲げ加工する構造にしているので、金属板蝎子と電極蝎子部の電気的接続を容易に行うことができる。

#### (実施例)

本発明の一実施例を、第1図および第2図に基 づいて説明する。

第1図は本発明の複合チップ状固体電解コンデンサの構成図、(a)はその断面図、(b)は底面から見た平面図である。回図において、1はタンタルコンデンサ素子で、この階種導出線2を階模金属板端子3に溶接部4で溶接し、陰極圏に陰極金属板端子5を半田または導体接着剤6で接着し、両端子3,5が両端側面より引出されるように下

を脳極金属板端子3に溶接により接続し、続いて、 コンデンサ関体電解コンデンサ素子1の陰極部を 陰極金属板端子5に導電性接着剂6で接続する。

次に、製造工程図(b)に示すように、滞幅1.9 mm×深さ1.0 mmの滞7を外装樹脂本体の底部に、(f)図のように設けた外装樹脂8をトランスファーモールド方式で形成させる(この滞7の大きさは、チップ状セラミックコンデンサの長さ3.2 mm×幅1.6 mm×高さ0.8 mmの寸法のものを収納する場合の例である)。

税いて、製造工程図(c)に示すように、エポキシ協脈などの絶縁性接着剂12で、チップ状セラミックコンデンサ(0.1μF)9を絶縁性接着剂12で接着固定する。

次に、製造工程図(d)に示すように、陰極金属板端子5および陽極金属板端子3を、両端側面部で下方向にほぼ直角に折り曲げ、さらに、底面で内側にチップ状セラミックコンデンサ9を支えるように折り曲げる。

最後に、製造工程図(e)に示すように、チップ

特開 109711 (3)

状セラミックコンデンサ9の始子部10と金属板端子3,5を半田で接続するが、この半田付は220 での半田浴に浸渍することにより、容易に接続することができる。

#### (発明の効果)

本発明によれば、チップ状セラミックコンデンサと固体電解コンデンサを並列に接続させた複合チップ状コンデンサを生産性よく安価に製造することができ、また、複合チップ状コンデンサを小型に製造することができ、さらに、端子強度の強い複合チップ状コンデンサを容易に製造することができるので、その実用上の効果は大である。

#### 4. 図面の簡単な説明

第1回(a)は本発明の一実施例における複合チップ状固体電解コンデンサの所面図、同図(b)は底面から見た平面図、第2回は同製造工程図、第3回は従来のチップ状セラミックコンデンサと固体電解コンデンサの複合チップ状コンデンサの所面図である。

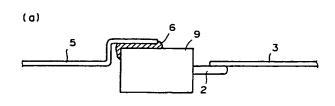
1 … タンタルコンデンサ報子、 2 … 陽極

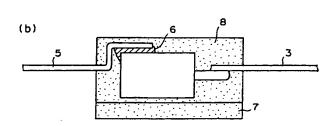
専出線、3 … 陸極金属板端子、4 … 溶接接部、5 … 陰模金属板端子、6,11 …半田または導電性接着剤、7 … 溝、8… 外装樹脂、9 … チップ状セラミックコンデンサ、10 … 端子部、12 … 絶縁性接着剤。

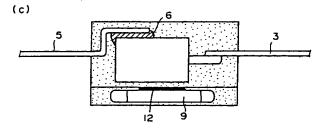
特許出願人 松下電器産業株式会社

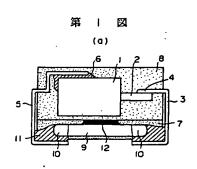
代理人 星野 恒 可壁隙

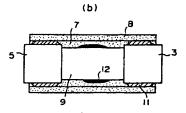












1…タンタルコンデンサ票子 2…陽極導出線

3…隔極金馬板端子 4… 溶接的

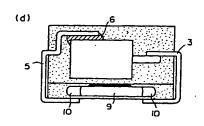
5…陰秘会局板端子 6.11…平田又江寧電性持着剂

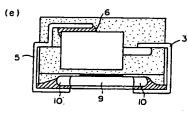
7…海 8-- 外装树脂

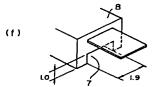
9…ケッア状セラミックコンデンナ ロ…嫡子却

12… 舱 旅 性特看剂

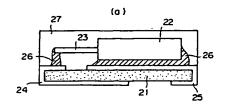
第 2 図

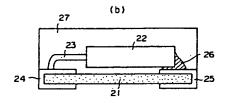






第 3 図





21 … セクミックコンデンサ

22 … 国体电解コンデンサ素子

23… 陽極學出版

24… 电極端3部④

25… 电极端子钟⊝

26… 學电性按着剂

27…外长树肠

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS	
IMAGE CUT OFF AT TOP, BOTTOM OR SIDES	
☐ FADED TEXT OR DRAWING	
☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING	
☐ SKEWED/SLANTED IMAGES	
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS	
☐ GRAY SCALE DOCUMENTS	•
LINES OR MARKS ON ORIGINAL DOCUMENT	
REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE PO	OR QUALITY
OTHER:	

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.